

(12) NACH DEM VERTRAG ÜBER DIE INTERNATIONALE ZUSAMMENARBEIT AUF DEM GEBIET DES  
PATENTWESENS (PCT) VERÖFFENTLICHTE INTERNATIONALE ANMELDUNG

(19) Weltorganisation für geistiges Eigentum  
Internationales Büro



(43) Internationales Veröffentlichungsdatum  
6. Mai 2005 (06.05.2005)

PCT

(10) Internationale Veröffentlichungsnummer  
**WO 2005/041046 A3**

(51) Internationale Patentklassifikation<sup>7</sup>: **G06F 12/02**,  
3/06, G11C 16/06

(21) Internationales Aktenzeichen: **PCT/EP2004/051975**

(22) Internationales Anmeldedatum:  
31. August 2004 (31.08.2004)

(25) Einreichungssprache: **Deutsch**

(26) Veröffentlichungssprache: **Deutsch**

(30) Angaben zur Priorität:  
10349595.9 24. Oktober 2003 (24.10.2003) **DE**

(71) Anmelder (für alle Bestimmungsstaaten mit Ausnahme von  
US): **HYPERSTONE AG** [DE/DE]; Line-Eid-Strasse 3,  
78467 Konstanz (DE).

(72) Erfinder; und

(75) Erfinder/Anmelder (nur für US): **KÜHNE, Reinhard**  
[DE/DE]; Illenauweg 2, 78479 Reichenau (DE).

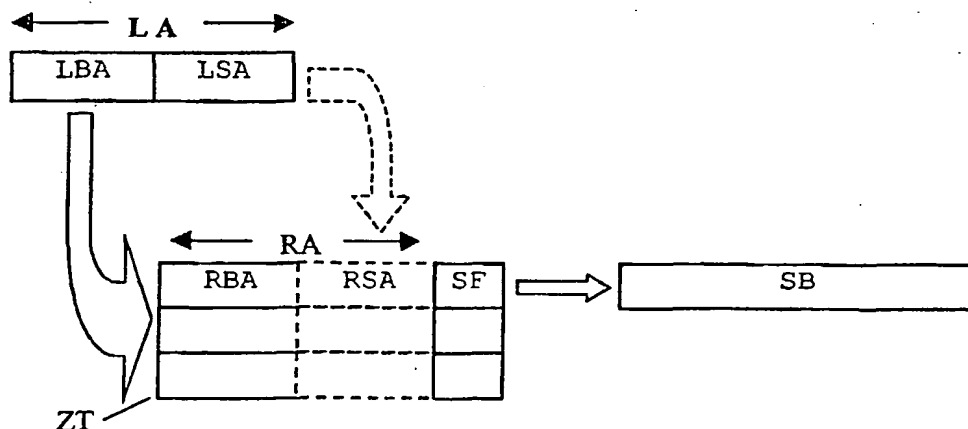
(74) Anwalt: **HANEWINKEL, Lorenz**; Boehmert &  
Boehmert, Ferrariweg 17 a, 33102 Paderborn (DE).

(81) Bestimmungsstaaten (soweit nicht anders angegeben, für  
jede verfügbare nationale Schutzrechtsart): AE, AG, AL,  
AM, AT, AU, AZ, BA, BB, BG, BR, BW, BY, BZ, CA, CH,  
CN, CO, CR, CU, CZ, DE, DK, DM, DZ, EC, EE, EG, ES,  
FI, GB, GD, GE, GH, GM, HR, HU, ID, IL, IN, IS, JP, KE,  
KG, KP, KR, KZ, LC, LK, LR, LS, LT, LU, LV, MA, MD,  
MG, MK, MN, MW, MX, MZ, NA, NI, NO, NZ, OM, PG,  
PH, PL, PT, RO, RU, SC, SD, SE, SG, SK, SL, SY, TJ, TM,

[Fortsetzung auf der nächsten Seite]

(54) Title: METHOD FOR WRITING MEMORY SECTORS IN A MEMORY DELETABLE BY BLOCKS

(54) Bezeichnung: VERFAHREN ZUM SCHREIBEN VON SPEICHERSEKTOREN IN EINEM BLOCKWEISE LÖSCHBA-  
REN SPEICHER



(57) Abstract: The invention relates to a method for writing memory sectors in individually-deletable memory blocks (SB), comprising a number of memory sectors, whereby access to the physical sectors is achieved by means of an allocation table (ZT) for address conversion of a logical address (LA) into a physical block address (RBA) and a physical sector address (RSA) and whereby, when a sector write command is to be carried out, which relates to an already written sector, the writing takes place to an alternative memory block (AB), by means of an altered address conversion, said writing processes for sectors in the alternative memory block (AB) being carried out sequentially and the position of the relevant sector in the alternative block (AB) is stored in a sector table.

(57) Zusammenfassung: Die Erfindung beschreibt ein Verfahren zum Schreiben von Speichersektoren in einzeln löschbaren Speicherblöcken (SB), die eine Vielzahl von Speichersektoren enthalten, wobei auf die realen Sektoren jeweils mittels einer Zuordnungstabelle (ZT) zur Adressumsetzung von einer logischen Adresse (LA) in eine reale Blockadresse (RBA) und eine reale Sektoradresse (RSA) zugegriffen wird, und wobei jeweils, wenn ein Sektorschreibbefehl auszuführen wäre, der einen bereits beschriebenen Sektor betrifft,

[Fortsetzung auf der nächsten Seite]

WO 2005/041046 A3



TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, YU, ZA, ZM, ZW. — mit geänderten Ansprüchen

(84) Bestimmungsstaaten (soweit nicht anders angegeben, für jede verfügbare regionale Schutzrechtsart): ARIPO (BW, GH, GM, KE, LS, MW, MZ, NA, SD, SL, SZ, TZ, UG, ZM, ZW), eurasisches (AM, AZ, BY, KG, KZ, MD, RU, TJ, TM), europäisches (AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HU, IE, IT, LU, MC, NL, PL, PT, RO, SE, SI, SK, TR), OAPI (BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, ML, MR, NE, SN, TD, TG).

Veröffentlicht:

— mit internationalem Recherchenbericht

(88) Veröffentlichungsdatum des internationalen Recherchenberichts:

14. Juli 2005

Veröffentlichungsdatum der geänderten Ansprüche:

9. September 2005

Zur Erklärung der Zweibuchstaben-Codes und der anderen Abkürzungen wird auf die Erklärungen ("Guidance Notes on Codes and Abbreviations") am Anfang jeder regulären Ausgabe der PCT-Gazette verwiesen.